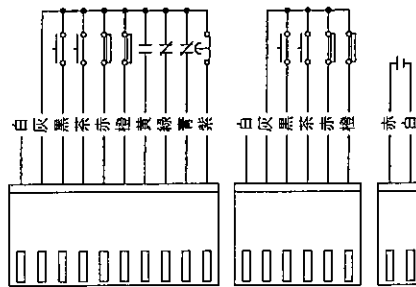
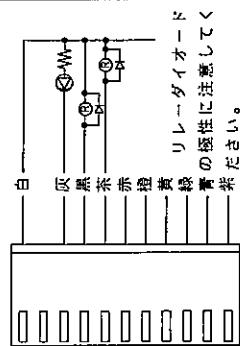
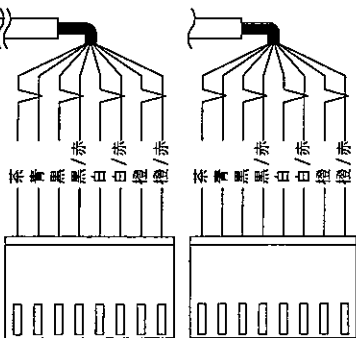
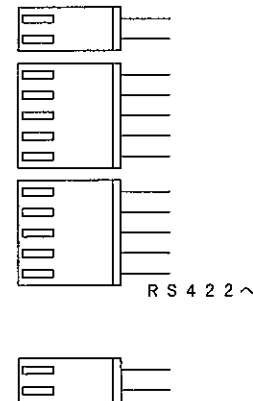
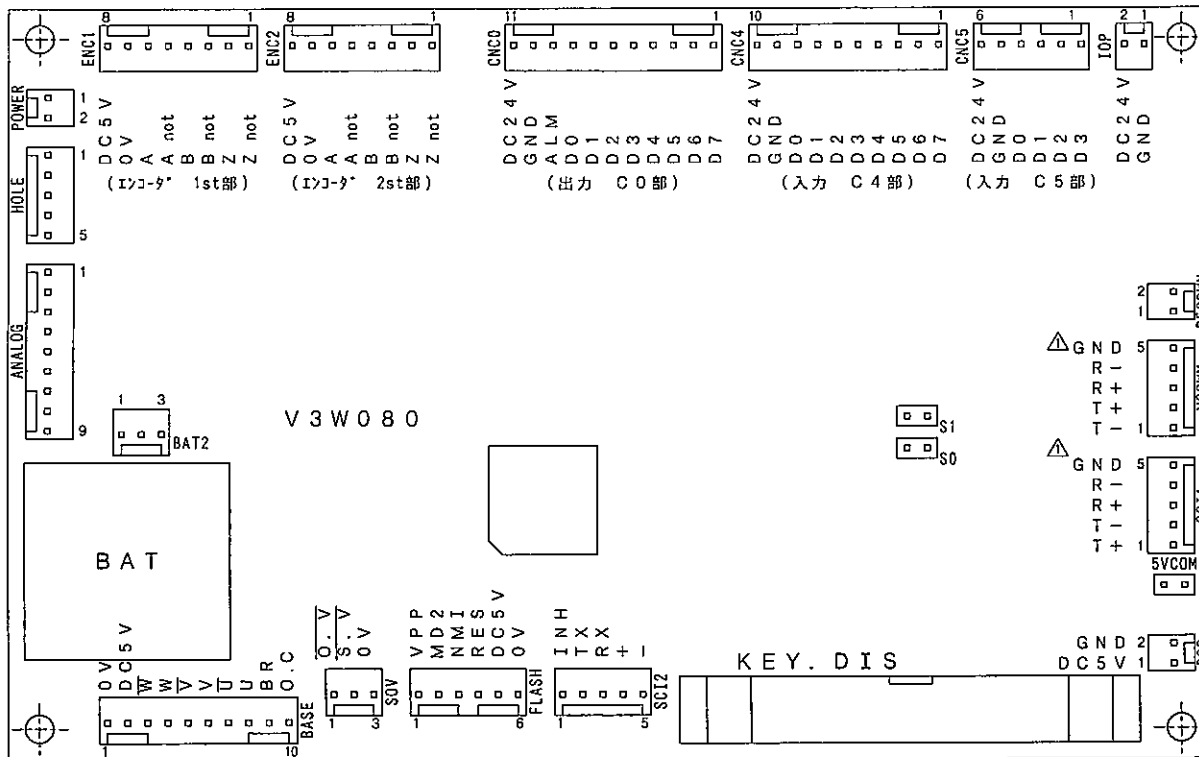
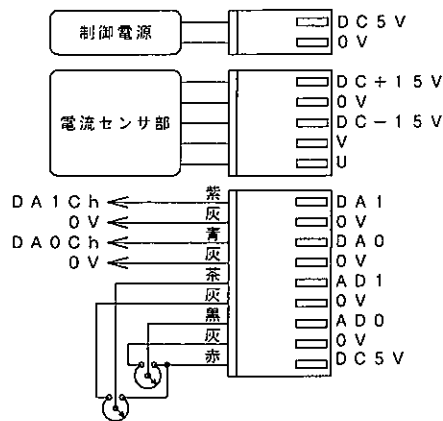


ここに記されている絶縁は付属のツイストペアシールド線の緑色です。  
 ご使用になるエンコーダの結線仕様にあわせて接続してください。  
 延長される場合は必ずツイストペアシールド線を使用してください。



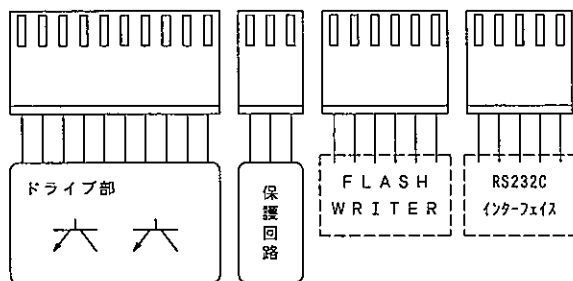
(シーケンス制御電源部)  
 シーケンス制御電源の  
 DC 24V を接続してください。



内は内部で接続されています。

内はオプションの接続です。

その他の接続標記は外部との接続の例です。



改 版	2002.07.04	文字追加(2ヵ所) 太田		
名 称	CPU [V3W080] 入出力配置図			登録番号
承 認	検 査	製 図	作 成 年 月 日	2001.05.24
	田 村 02.7.04	太 田 02.7.04	中野	図 番 001-0007-1-